

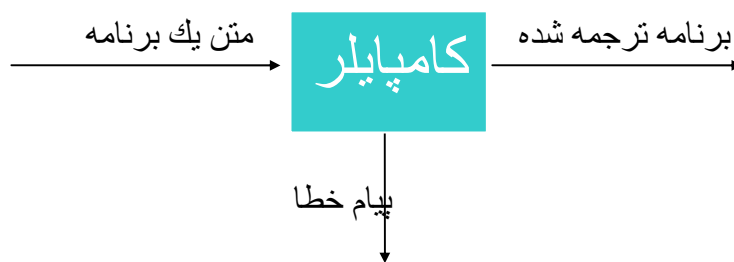


فصل اول

مقدمه

۱.۱ تعریف کامپایلر

کامپایلر برنامه ای است که در ورودی خود، متن یک برنامه را که طبق قوانین دستور زبان تدوین شده برای آن کامپایلر مشخص شده است پذیرفته و در خروجی برنامه ای به زبان دوم ایجاد می نماید. این زبان دوم می تواند ماشین یا برنامه به زبان دیگر باشد.



شکل 1- ورودی و خروجی کامپایلر

برنامه ترجمه شده در بعضی از محیط ها مثل Unix معمولاً "به زبان C می باشد". برای مثال کامپایلر راتفورد که نوع پیشرفته تر از فورترن می باشد در خروجی خود برنامه به زبان C را ایجاد می نماید که توسط کامپایلر C تبدیل به کد ماشین می گردد.

بعضی از کامپایلر ها که در اصطلاح مفسر یا Interpreter نامیده می شوند همگام با ترجمه هر جمله اجرایی، آن را به اجرا در می آورند. برای نمونه زبان نرم افزار Dbase را میتوان نام برد. البته این ترجمه همراه با اجرا، زمان اجرایی را بسیار طولانی میکند، اما امکاناتی در اختیار برنامه نویس قرار میدهد که کامپایلرهای عادی قادر به حصول آن نیستند. برای مثال در زبان Dbase دستورالعمل ماکرو که با عملگر & مشخص می شود این امکان را فراهم میکند که بتوان در زمان اجرا محتوی یک رشته را به اجرا آورد. به مثال زیر توجه نمائید:

```
A = 'B = 10'
&A
```

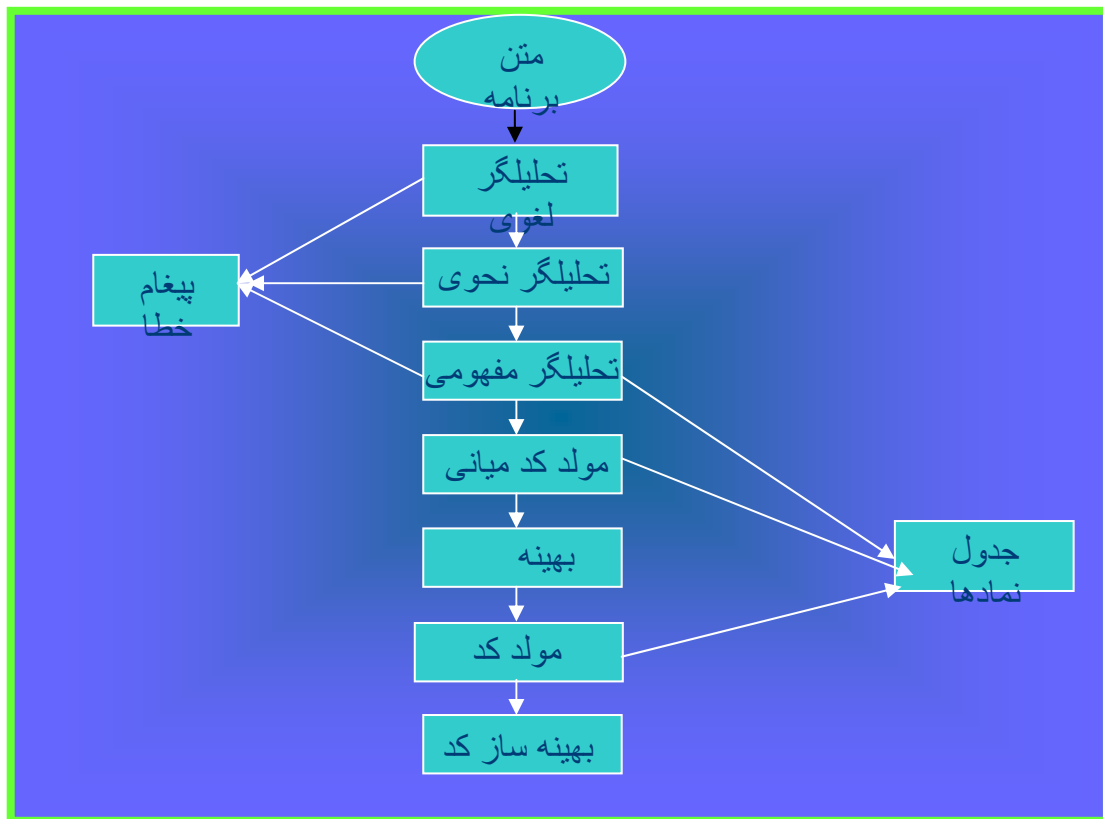


@ 2,3 get A
&A

در مثال فوق با اجراي اولین دستورالعمل &A محتوای A بعنوان يك دستورالعمل تلقی می شود و به اجرا در می آید و به این ترتیب محتوای B برابر 10 قرار میگیرد . عمل کامپایل در طی مراحل مشخص که در بخش بعدي در مورد آن صحبت خواهد شد انجام میگردد. این مراحل میتوانند بطور همزمان اجرا شوند.

۱.۲ مراحل کامپایلر

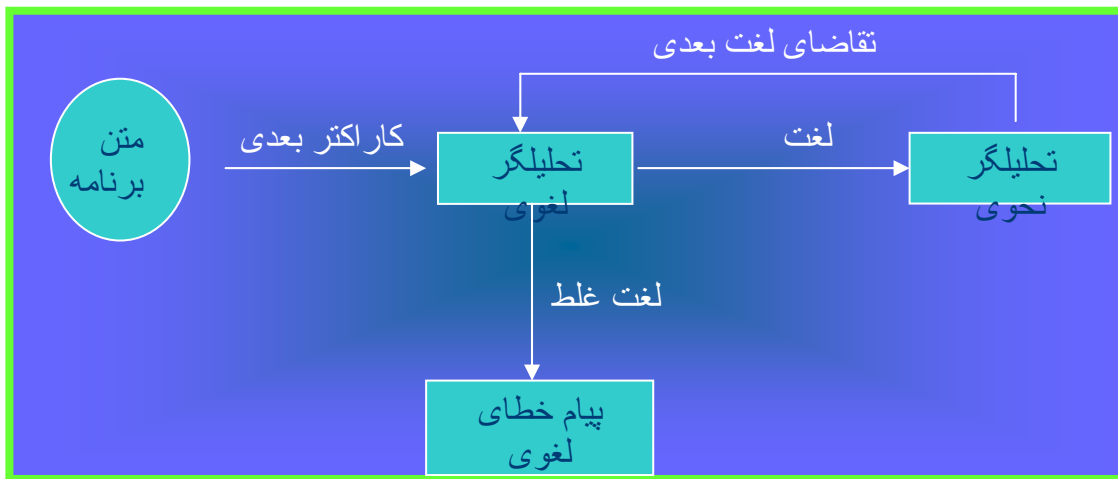
همانطور که در شکل 1.2 مشخص شده است، کامپایلرها در حالت کلی از هفت بخش اصلی تشکیل می شوند . در این بخش بطور خلاصه بخشهای متفاوت کامپایلر تشریح میشوند.



شکل 1.2- ساختار کلی کامپایلرها

الف - تحلیلگر لغوی

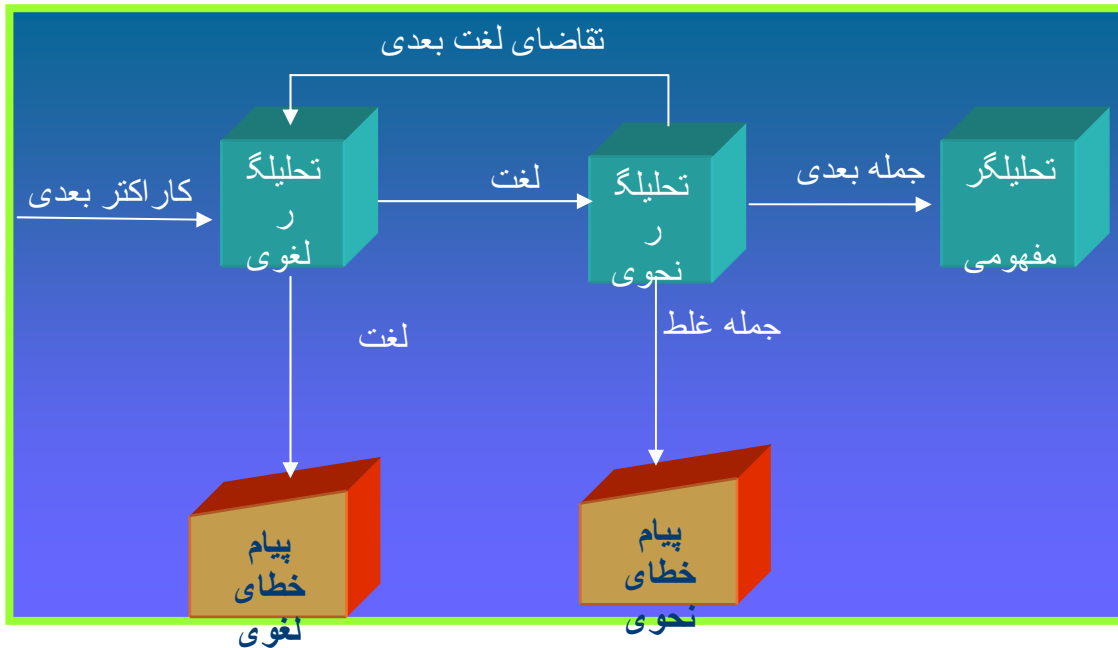
وظیفه تابع **تحلیلگر لغوی** یا در اصطلاح خارجی Lexical Analyser ، تشخیص لغات در متن برنامه مورد کامپایل است که توسط بخش دیگری از کامپایلر تحت عنوان تحلیلگر نحوی مورد فراخوانی قرار میگیرد. با هر بار فراخوانی این لغت بعدی را از متن برنامه تشخیص میدهد و اطلاعات لازم در مورد لغت را برای تحلیلگر نحوی ارسال میدارد. هر زبان برنامه سازی قوانین لغوی مربوط بخود را دارد. قوانین لغوی بیانگر فرم کلی انواع لغات در زبان برنامه سازی است. تحلیلگر لغوی در صورت وجود خطا در قالب بندی لغات استفاده شده در متن برنامه مورد کامپایل اعلام **خطا لغوی** مینماید. تابع تحلیلگر لغوی در فصل دوم از این کتاب مورد بررسی واقع خواهد شد.



شکل 1.3- شمایی تحلیلگر لغوی

ب - تحلیلگر نحوی

وظیفه **تحلیلگر نحوی** یا در اصطلاح Syntax Analyser ، تشخیص صحت فرم ظاهری برنامه ها از لحاظ دستورالعمل زبان برنامه سازی مربوطه است. تحلیلگر نحوی با فراخوانی تحلیلگر لغوی لغات را از متن برنامه مورد کامپایل دریافت و صحت قرار گرفتن آنها را در مجاور یکدیگر بر اساس دستورالعمل زبان مربوطه مورد آزمون و تحلیل نحوی قرار میدهد. در صورتیکه از لحاظ دستورالعمل زبان ، برنامه مورد کامپایل دارای خطا باشد پیام خطا توسط تحلیلگر نحوی صادر میگردد.

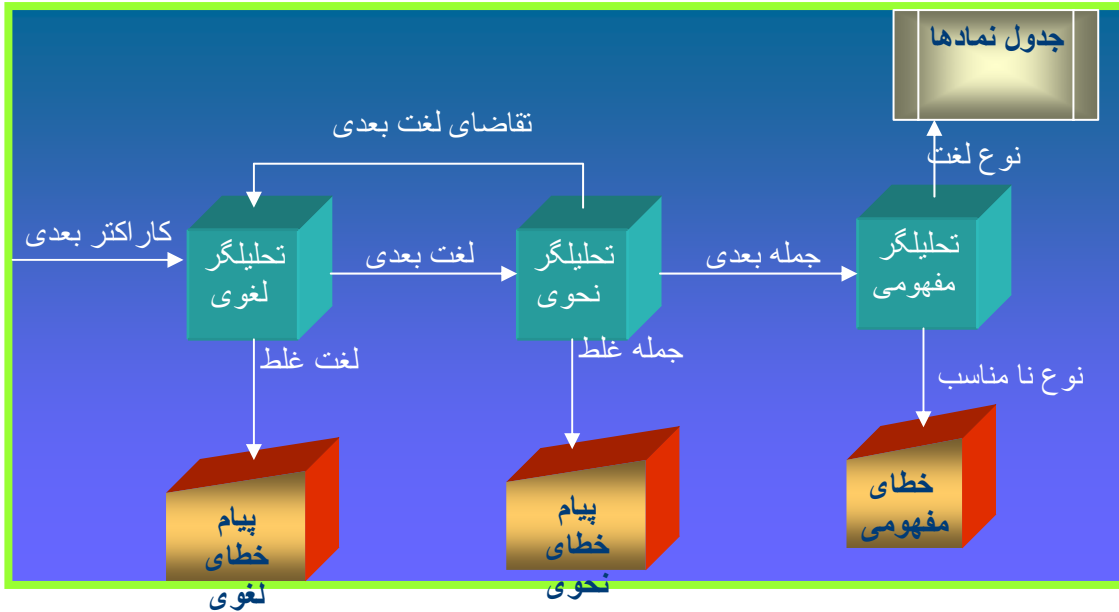


شکل 1.4- شمای کلی تحلیلگر نحوی

انواع روشهای تحلیل نحوی و تشخیص صحت برنامه ها بر اساس دستورالعمل و گرامر زبانها برنامه سازی در فصل های 3 ، 4 و 5 مورد بحث و بررسی واقع خواهد شد .

ج- تحلیلگر مفهومی

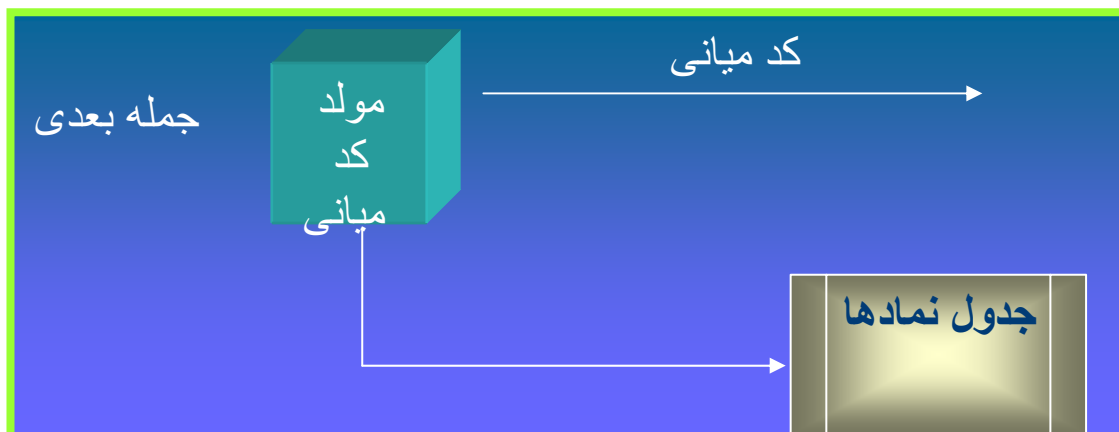
کار تحلیلگر مفهومی یا در اصطلاح Semantics Analyser تعیین صحت مفهوم جملات است. ممکن است يك جمله از نظر نحوی صحیح ولی از لحاظ مفهومی دارای خطا باشد. برای مثال جمله مهرداد آتش خورد علیرغم اینکه در دستور زبان فارسی از نظر نحوی صحیح میباشد از نظر مفهومی نادرست است. در کامپایلرها معمولاً "عمل تحلیل مفهومی محدود به آزمون نوع یا Type Checking است. تحلیلگر مفهومی وابسته به نوع اسامی و متغیرها که در جدول نمادها مشخص شده، صحت استفاده آنها را جملات و عبارات مختلف مورد آزمون قرار میدهد. برای مثال اگر متغیری از نوع رشته تعریف شده باشد نمی توان آن را با متغیری از نوع صحیح یا اعشاری جمع و یا مقایسه نمود. فصل 7 در ارتباط با آزمون نوع است.



شکل 1.5- شمای تحلیلگر مفهومی

د- مولد کد میانی

مولد کد میانی بخشی از کامپایلر است که در ورودی خود جملات تشخیص داده شده توسط تحلیلگر نحوی را پذیرفته و در خروجی کد واسطه یا میانی تولید میکند. کد میانی بسادگی قابل تبدیل و نزدیک به زبان ماشین است اما مستقل از ساختار و جزئیات هر گونه ماشین خاص میباشد.



شکل 1.6- شمای کلی مولد کد میانی

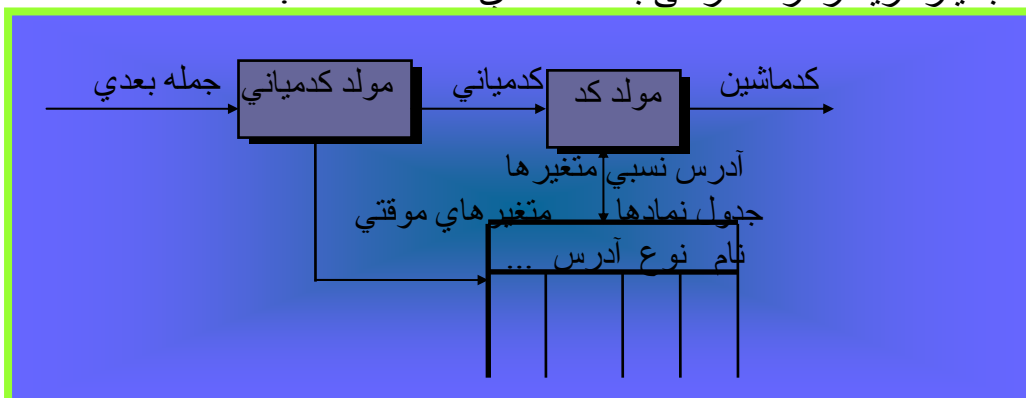
یکی از مزیت‌های ایجاد کد میانی افزایش قابلیت حمل کامپایلر بر روی سخت افزارها با کد متفاوت و ساختار متفاوت است. به این ترتیب که برنامه کامپایلر را بتوان بر روی کامپیوترها با کد ماشین و اسمبلی متفاوت کامپایل نموده، با اجرای آن متن برنامه‌های مورد کامپایل را به کد میانی تبدیل کرد و سپس با نوشتن یک برنامه کوچک این کد واسطه را به کد ماشین مورد نظر تبدیل نمود. مزیت دیگر ایجاد کد میانی، فراهم نمودن شرایط خوب برای بهینه‌سازی کد برنامه‌ها است. کد میانی در فصل 6 مطرح شده است.

ه- بهینه‌سازی کد میانی

هدف از بهینه‌سازی کد میانی می‌تواند تقلیل حجم و افزایش سرعت اجرایی کد ماشین حاصل از کار کامپایلر باشد. برای این منظور بهینه‌سازی کد میانی حاصل از مولد کد میانی را مورد تحلیل قرار می‌دهد. معمولاً "تحلیل کد میانی با آزمون نمادی برنامه‌ها تحقق می‌یابد، به این ترتیب که مفهوم برنامه‌ها در زمان کامپایل، با تبدیل کد میانی به یک گراف بنام گراف جریان مورد بررسی و تحلیل واقع شده، سعی می‌کنند تا حجم کد حاصل را تقلیل داده، در صورت وجود کد زائد را مشخص و حذف نمایند. بهینه‌سازی موضوع فصل 8 از این کتاب است. تحلیل نمادی برای آزمون صحت نرم افزارهای کاربردی در مباحث مهندسی نرم افزار نیز مطرح می‌باشد. مبحث آزمون نرم افزار تحت عنوان Software testing شناخته شده است. تکنیک‌های بهینه‌سازی در تشخیص توازی کد برنامه‌ها و اجرای موازی (Parallel) یا هم‌زمان کد برنامه‌ها بر روی چند پردازنده نیز مورد استفاده قرار می‌گیرد.

و- مولد کد

این بخش از کامپایلر وابسته به ساختار سخت افزار است که معمولاً "فازی جداگانه در کامپایلر می‌باشد و کد میانی بهینه شده را تبدیل به کد ماشین (Object Code) مینماید. در الگوریتم‌های تولید کد، معمولاً "هدف اینست که حداکثر بجای ارجاع به حافظه از ثبات‌های ماشین استفاده شود، چرا که دسترسی به یک ثبات بسیار سریعتر از دسترسی به خانه‌های حافظه است.





شکل 2.7- شمایی مواد کد

همانگونه که در شکل فوق مشاهده میشود در زمان کامپایل، آدرس نسبی متغیرها و اسمی بکار رفته در داخل برنامه، درون جدول نمادها ثبت میگردد. این آدرس های نسبی همیشه نسبت به شروع برنامه و در داخل هر زیر برنامه نسبت به آدرس شروع زیر برنامه سنجیده میشود. آدرس شروع برای هر زیر برنامه و برنامه اصلی در زمان کامپایل صفر در نظر گرفته میشود. در هنگام پیوند و قرار دادن برنامه ها در حافظه اصلی که به منظور اجرای برنامه صورت میگیرد آدرسهای شروع محاسبه میگردند. روشهای تولید کد در فصل 9 مطرح شده است.

ز - بهینه سازی کد

هدف از بهینه سازی کد، تقلیل حجم اشغالی و تسریع کد اجرایی برنامه است. در این مرحله برای انجام عمل بهینه سازی و رسیدن به اهداف آن ساختار اسمبلی و کد ماشین و امکانات سخت افزاری آن در نظر گرفته میشود و از دستورالعمل هایی که سریعتر و با حجم کمتر به اجرا در می آیند استفاده می شود بهینه سازی کد در صورت امکان دستورالعمل های سریع و کم حجم را با دستورالعمل های بکار برده شده در خروجی مولد کد، که همان کد اجرایی برنامه است جایگزین میکند.

البته مراحل فوق الذکر بعضاً ممکن است در ایجاد کامپایلر حذف شود. برای مثال قسمت بهینه سازی و یا تحلیل مفهومی ممکن است در یک کامپایلر وجود نداشته باشد. و نیز ممکن است کلیه مراحل در یک مرحله و به صورت همزمان اجرا شود. معمولاً عملیات کامپایل برنامه ها در دو مرحله و یا در اصطلاح در دو Pass انجام می شود.

۱.۳ کامپایلر کامپایلرها

کامپایلر کامپایلر در واقع یک مولد کامپایلر میباشد و یا برنامه ای است که در ورودی خود قوانین لغوی و گرامر و کدی که برای هر جمله، عبارت و عنصری از زبان را که باید توسط مولد کد ایجاد شود را در ورودی پذیرفته و در خروجی خود یک کامپایلر ایجاد میکند.

در طی فصل های بعدی خواهیم دید که چگونه میتوان یک مولد تحلیل گر لغوی و تحلیل گر نحوی را بسادگی تولید نمود. از کامپایلر کامپایلرهای رایج یکی YACC را میتوان نام برد. این مولد کامپایلر قواعد گرامری و کد مورد نظر

برای تبدیل و در واقع کامپایل جملات متن برنامه کامپایلر را در ورودی خود دریافت میکند. خروجی YACC برنامه کامپایلر به زبان C است. عمل تحلیل لغوی برای این کامپایلر کامپایلر توسط یک مولد تحلیلگر لغوی بنام LEX انجام میشود. در این کتاب نشان داده خواهد شد که چگونه میتوان یک تحلیلگر لغوی ایجاد نمود که بسیار ساده تر از LEX بتوان آنرا برای تحلیل لغوی مورد استفاده قرار داد.

۱.۴ کامپایلر برنامه ها با لغات فارسی

در زبان فارسی بعلاوه عبارات از چپ به راست و جملات از راست به چپ نوشته میشوند، نمیتوان بسادگی با استفاده از روشهای جاری کامپایلر زبان برنامه سازی که لغات در آن به زبان فارسی هستند، ایجاد نمود. اگر دستورالعمل های زبان برنامه سازی با استفاده از لغات فارسی از سمت چپ به راست نوشته شوند این مشکل برطرف خواهد شد.

میتوان برنامه های C یا پاسکال و هر زبان برنامه سازی دیگری را با استفاده از لغات فارسی و به زبان فارسی نوشت و با استفاده از یک تحلیلگر لغوی و جدول لغات کلیدی فارسی و مشابه آن در انگلیسی به زبان اصلی تبدیل نمود. پس از اشکالزدایی و تکمیل برنامه ها میتوان بالعکس عمل نموده متن انگلیسی را به فارسی تبدیل نمود.

۱.۵ دلایل تألیف این کتاب

زبانهای برنامه سازی ابزار اصلی برای بهره بری از تسهیلات کامپیوتر و کامپایلرها ابزار تولید زبانهای برنامه سازی هستند. لذا، کامپایلرها یکی از مباحث اصلی و علم مادر در زمینه نرم افزار است. نرم افزار و تکنولوژی کامپیوتر امروزه کلیه علوم را تحت الشعاع خود قرار داده است. لذا، ایجاد و صدور قطعات نرم افزاری می تواند بعنوان یک منبع درآمد و سرمایه ملی مطرح باشد. پیشرفت در این مسیر بسادگی امکان پذیر است زیرا، تولید قطعات نرم افزاری در سطح بازار جهانی نیازی به پشتوانه قوی تکنولوژیک و صنعتی ندارد. متأسفانه رقابت جهانی موجب حذف مطالب اصلی و کاربردی از داخل کتب علمی بخصوص در زمینه نرم افزار شده است. تا حدی که مشاهده میشود اکثر کتب درسی در عمل کاربردی ندارند. کامپایلرها نیز از این قاعده مستثنی نیست. برای نمونه مرجع 795 صفحه ای اصلی کامپایلرها [5] که در سال 1986 انتشار یافته در

عمل مطالبی از قبیل بهبود از خطا¹ و طریق عملی پیاده سازی یک کامپایلر را کتمان میکند. در این کتاب نیز هیچگونه مطلبی در مورد یکی از روشهای رایج برای تجزیه گرامری جملات در برنامه های مورد کامپایل ، بنام کاهینه بازگشتی یا در اصطلاح خارجی Recursive Descent به میان نیامده است.

مسئله بهبود از خطا در مراجع [6] ، [8] و حاصل تحقیقی که بر روی چند مقاله در این زمینه انجام شد بطور عملی مشخص شده و در فصول 4 و 5 از این کتاب گنجانده شده است. روش کاهینه بازگشتی و مسأله بهبود از خطا در مرجع [9] مطرح شده است. در این مرجع هیچگونه مطلبی در مورد مسئله بهبود از خطا و تولید کد میانی ارائه نشده است.

روش کاهینه بازگشتی برای پیاده سازی کامپایلر ساده ای بنام دلتا در مرجع [10] بصورت جامع و کامل تری مطرح شده است. کمبود این کامپایلر ، مسئله بهینه سازی یا در اصطلاح Optimization در کد میباشد. در این کتاب گرامر زبان دلتا تکمیل تر شده ، مسأله بهینه سازی کد نیز در این کامپایلر در نظر گرفته شده است. کد کامپایلر دلتا بطور کامل در انتها ارائه شده است.

اصولاً" ، بهینه سازی [13, 15, 17, 18] در کامپایلرها در جهت افزایش سرعت اجرایی برنامه ها و اندازه اشغالی از حافظه است. در مرجع [13] روشی جدید و عملی برای پیاده سازی الگوریتمهای بهینه سازی در کد برنامه ها ارائه شده است. در فصل 8 از این کتاب روشی جدیدتر و سریع برای پیاده سازی الگوریتم های بهینه سازی مطرح شده است. این روش بطور عملی در کامپایلر دلتا پیاده سازی شده است.

تعیین فرم کلی لغات در زبانهای برنامه سازی بطور خلاصه و بدون ابهام توسط نوعی خاص از گراف بنام ماشین خودکار یا Finite Automata و نوعی خاص از عبارات بنام عبارات با قاعده بیان میشود. ایجاد ماشینهای خودکار برای بیان ساختار لغوی زبانهای برنامه سازی در مرجع [16] به طرز مطلوبی بیان شده است. این روش در فصل دوم از این کتاب تحت عنوان تحلیل گر لغوی یا Lexical Analyser مطرح شده است.

¹ با مشاهده یک جمله که دارای اشتباه از لحاظ دستورالعمل زبان برنامه نویسی است ، کامپایلر نیز در تشخیص جملات بعدی ممکن است موجب اشتباه شود. لذا، بهبود از خطا یا Error Recovery برای پیاده سازی کامپایلرها در عمل بسیار مهم میباشد.



مراجع

- 1- "SuperCompilers for Parallel and vector Computers", Hans Zima, Acm Press, 1990, 376 pages.
- 2- "Parallel Programming and Compilers", Constatine D. Polychronopoulos, Kluwer Academic Publishers, 1988, 230 Pages
- 3- "Symbolic Analysis For Parallelizing Compilers", Mohamad R. Hagigat, KAP Publisher, 1885, 196 Pages.
- 4- "Interprocedural Def-Use Associations For C systems With Single Level Pointers", Hermit D. Pande, IEEE Transaction On Soft. Eng., vol20, No.5, May 1994.
- 5- "The Theory and Practice of Compiler Writing", Paul G. Sorenson, Mc GrawHill, 1985
- 6- "Compilers Principles , Techniques and Tools", Alfred V. Aho", Addison- Wesley, 1986.
- 7- "Design of Compiler Techniques of Programming Language Translation", Karen A. Lemone, CRC Press, 1992.
- 8- "Generation of Interactive Parsers With Error Handling", E. Steegmans, IEEE Transaction on Software Engineering, vol. 18, no. 5, 1992.
- 9- "Brinch Hanson on Pascal Compilers", Brinch Hanson, Printice-Hall, 1985.
- 10- "Programming Language Processors", C.A.R Hoare, Printice-Hall, 1993.
- 11- "Compiler Design in C", Allen L. Hollub, 1990.
- 12- "Object Oriented Compiler Construction", Jim Holems, Printice Hall, 1995.
- 13- " The Art of Compiler Design", Thomas Pittman, Prentice-Hall, 1992.
- 14- "Introduction to Compilers", Thomas W,parsons , Computer Science Press, 1992.
- 15- "Optimizing Schemes For Structured Programming Language Processors" , Tatsou Tsuji, Ellis Horwood, 1994.
- 16- "Compiler Construction, Theory and Practice", W. A. Barrel, Science Research Associates INC, 1986.
- 17- "Interprocedural Def-Use Associations for C Systems with Single level Priorities. H. D. Pande, IEEE Transaction \s on Soft. Eng. , vol 20, may 1994.
- 18- " Analysing the optimization techniques Compilers use to Transform your C Code", Microsoft Systems Journal, March 1991.